**Dependencias:**

**Datos:**

**\* RAW:** Lectura después de escritura.

**\* WAR:** Escritura después de lectura.

**\* WAW:** Escritura después de escritura.

**Control** (saltos condicionales):

**Estructurales** (Unidades funcionales del procesador):

Las unidades funcionales del procesador son: MI (memoria de instrucciones), REG (banco de registros), ALU, MD (memoria de datos).

**¿Por qué la L1 está separada en datos e instrucciones?**

Si estuvieran juntas (una única L1), habría conflicto al realizar el acceso de una instrucción de lectura de un dato y en el acceso para escribir un dato en la L1 de una instrucción previa. Esto produce una dependencia estructural.